

Universidad Autónoma de San Luis Potosí
Facultad de Ingeniería

Electrónica II

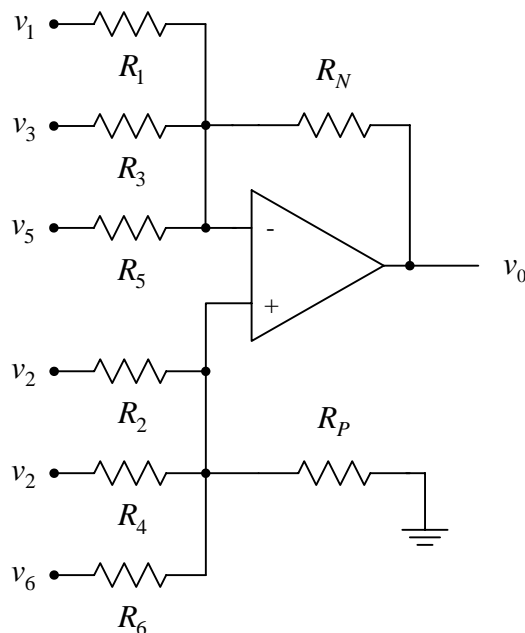
Dr. Víctor Manuel Cárdenas Galindo

Tarea 2. 20 de Septiembre de 2010

Nombre: _____

Instrucciones: resuelva los siguientes problemas en hojas anexas. En todos los casos, justifique su respuesta.

1. Demuestre que si todas las resistencias son iguales en la figura, entonces el voltaje de salida está dado por $v_O = v_2 + v_4 + v_6 - v_1 - v_3 - v_5$.



2. Diseñe un circuito que con cuatro entradas genera la salida $v_O = 4v_1 - 3v_2 + 2v_3 - v_4$.
3. Diseñe un circuito de dos entradas y dos salidas que haga la suma y la diferencia de sus entradas: $v_S = v_1 + v_2$ y $v_D = v_1 - v_2$. Minimice el número de componentes.